

Thierry FEDORAWIEZ
84, avenue des lys
93370 Montfermeil
Téléphone : 06 63 10 40 17
E-mail : fedorawiez@yahoo.fr

Né le 21/05/75
Nationalité française
Célibataire
Dégagé des obligations militaires

**INGENIEUR SPECIALISE
CONCEPTION EN VUE DU TEST DE CIRCUITS INTEGRES**

FORMATION ET DIPLOMES

- 1999-2000 Mastère Spécialisé en Conception et Test de Circuits Intégrés
Institut des Sciences de l'Ingénieur de Montpellier (ISIM)
- 1997-1998 D.E.A. de Physique de la Matière Condensée et des Matériaux
Option Propriétés Electroniques et Magnétiques
Université de Haute Alsace – Mulhouse
- 1996-1997 Maîtrise de Sciences des Matériaux, Option Propriétés Physiques
Université de Marne-la-Vallée

EXPERIENCE PROFESSIONNELLE

- 2000 **Philips/VLSI Technology** – Sophia Antipolis (3 mois projet + 6 mois stage)
Design For Test Flow for the Standard Communication Platform
Insertion de scan, génération de vecteurs (*block et top level*)
Mise en place du flot Mentor FastScan
- 1999 **Ion Beam Services** – Rousset
Service National en qualité de Scientifique du Contingent (10 mois)
Etude de la qualité des oxydes dans les structures Métal-Oxyde-Semiconducteur
Gravure anisotrope pour la réalisation d'un refroidisseur à micro-canaux
- 1998 **CEA** – Centre d'Etudes de Bruyères-le-Châtel (6 mois)
Etude de la phase icosaédrique du nitrure de bore
- 1997 **CEA** – Centre d'Etudes de Limeil-Valenton (4 mois)
Etude de la distorsion de Peierls dans les métaux

INFORMATIQUE

Langages : C, C++, FORTRAN, programmation X11/Motif
Systèmes d'exploitation : Unix, Linux, Windows

MICROELECTRONIQUE

Synthèse logique et d'architecture : Cadence, Synopsys, VHDL, Verilog
Simulation électrique : Hspice
Test de circuits intégrés : testeur HP83000, FastScan, TestGen

LANGUE ETRANGERE

Anglais scientifique

LOISIRS

Informatique (programmation), volley, vélo, échecs ...